



選設實習 期末專題提案公告



期末專題

- 活用課堂所學，以Verilog撰寫小型應用電路
- 投影片上台報告與FPGA開發板上機DEMO

- 評分標準：
 - 電路難易度
 - 創意
 - 報告與DEMO表現

實作方向參考

- ▶ 小遊戲
 - ▶ 打地鼠
 - ▶ 貪食蛇
 - ▶ 拉霸機
- ▶ 小型控制器
 - ▶ 進階號誌燈控制器
 - ▶ 油門/煞車控制器
- ▶ 其他



報告內容及規範

- DEMO當日上台報告，投影片內容如下
 - 成果功能介紹
 - 電路架構說明(模組功能解說)及畫出FSM (Finite State Machine)
 - 成果截圖
 - 說明完後，現場DEMO(燒錄程式，上板子)
 - DEMO當日繳交資料上傳投影片(PPT)至FTP