人工智慧晶片設計與應用

Project1 - Part A

Intelligent Data Fetcher

第一組

組員:

|  |  |
| --- | --- |
| 學號 | 姓名 |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |

日期：

一. 架構圖

二. 你如何設計你的intelligent data fetcher 和

SRAM memory system?

三. 為什麼這樣設計？過程中遇到的困難

四. 心得

曾伯詳：

邱健明：

張瑞原：

張元傑：

五. 參考文獻